

- 1、8086/8088CPU 的可屏蔽中断请求信号 INTR 为 (A) 有效
A、高电平 B、低电平 C、上升沿 D、下降沿
- 2、8086/8088CPU 的非屏蔽中断请求信号 NMI 为 (C) 有效
A、高电平 B、低电平 C、上升沿 D、下降沿
- 3、8086/8088CPU 响应可屏蔽中断的条件是 (D)
A、IF=0 TF=0 B、IF=1 TF=1 C、IF=0 TF 无关 D、IF=1 TF 无关
- 4、响应 INTR 请求不是必要条件的为 (B)
A、IF=1 B、IF=0 C、无 DMA 请求 D、无 NMI 请求
- 5、IBM PC/XT 机开机后，中断向量表存放在 (D)
A、ROM 地址高端 B、ROM 地址低端 C、RAM 地址高端 D、RAM 地址低端
- 6、8086/8088 的中断向量表 (B)
A、用于存放中断类型码 B、用于存放中断服务程序入口地址
C、是中断服务程序的入口 D、是断点
- 7、可屏蔽中断类型号为 32H，则它的中断向量应存放在以 (C) 开始的 4 字节单元中
A、00032H B、00128H C、000C8H D、00320H
- 8、8253/8254 为可编程定时/计数器，其占有 (B) 个口地址
A、1 B、2 C、3 D、4
- 9、8086/8088CPU 中断系统的中断优先级的顺序为 (D)
A、可屏蔽中断，非屏蔽中断，内部中断
B、非屏蔽中断，可屏蔽中断，内部中断
C、内部中断，可屏蔽中断，非屏蔽中断
D、内部中断，非屏蔽中断，可屏蔽中断
- 10、CPU 可访问 8259A 的端口地址数为 (B)
A、1 个 B、2 个 C、4 个 D、8 个
- 11、外设 46 个中断源，至少需用 (B) 片 8259A 管理
A、6 片 B、7 片 C、8 片 D、46 片
- 12、若 8259A 工作在电平触发，单片使用，写 ICW4，则初始化命令字 ICW1 的值为 (B)
A、11H B、1BH C、13H D、1DH
- 13、8259A 的中断屏蔽字 OCW1 在程序运行中 (C) 设置
A、在设置 ICW 后 B、只允许一次 C、可允许多次 D、仅屏蔽某中断源时
- 14、若 8259A 的初始化命令字 ICW2 的值为 2AH，说明 8259A8 个中断源 IR0~IR7 所定义中断类型号为 (B)
A、2AH~32H B、28H~2FH C、22H~2AH D、A8H~AFH
- 15、8259A 工作在 8086/8088 模式时，初始化命令字 ICW2 用来设置 (D)
A、中断向量的高 8 位 B、中断类型码的低 8 位
C、中断向量的高 5 位 D、中断类型码的高 5 位
- 16、某 8259A 系统中，需对 IR7、IR3 进行屏蔽，则应将操作命令字 OCW1 置为 (D)
A、73H B、37H C、88H D、77H
- 17、8259A 的中断屏蔽寄存器为 (B)

- A、IRR B、IMR C、ISR D、PR
- 18、8259A 的中断服务寄存器为 (C)
A、IRR B、IMR C、ISR D、PR
- 19、8259A 的中断请求寄存器为 (A)
A、IRR B、IMR C、ISR D、PR
- 20、8259A 操作命令字 OCW2 写入值为 20H, 功能为 (A)
A、正常 EOI 中断结束 B、自动 EOI 中断结束
C、在自动 EOI 时循环 D、在正常 EOI 时循环
- 21、若将 8259A 的 OCW3 设置为 0AH, 则其后从 PC 机的 20H 口中读入的是 (D)
A、中断查询结果 B、ISR 寄存器内容
C、IMR 寄存器内容 D、IRR 寄存器内容
- 22、80x86 CPU 用于中断请求的输入引脚信号是 (A)
A、INTR 和 NMI B、INTA 和 NMI C、INTR 和 INTA D、INTE 和 IRET
- 23、响应 NMI 请求的必要条件是 (C)
A、IF=1 B、IF=0
C、一条指令结束且无 DMA 请求 D、无 INTR 请求
- 24、下面 (D) 中断的优先级最高
A、NMI 中断 B、INTR 中断 C、单步中断 D、断点中断
- 25、当 8086 CPU 的 INTR=1, 且中断允许为 IF=1 时, 则 CPU 完成 (C) 后, 响应该中断请求, 进行中断处理
A、当前时钟周期 B、当前总线周期 C、当前指令周期 D、下一个指令周期
- 26、INT n 指令中断是 (C)
A、由外部设备请求产生 B、由系统断电引起的
C、通过软件调用的内部中断 D、可用 IF 标志位屏蔽
- 27、在 8086 系统中, 响应了 INTR 中断申请, 并从中断服务程序返回后, 中断标志 IF 的值一定是 (A)
A、肯定等于 1 B、肯定等于 0
C、不确定 D、按设置可能是 1 或 0
- 28、对 8259A 的初始化, 以下说法中正确的是 (C)
A、只能进行一次初始化, 从设置 ICW1 开始
B、只能进行一次初始化, 根据需要选择起始的初始化命令字
C、可以进行多次初始化, 每次从设置 ICW1 开始
D、可以进行多次初始化, 每次可根据需要选择起始的初始化命令字
- 29、单片 8259A 已经设置为电平触发中断, 现在若要改为脉冲 (边沿) 触发, 需要写入的初始化命令字至少是 (D)
A、ICW1 B、ICW2
C、ICW1、ICW4 D、ICW1、ICW2
- 30、8259A 初始化时, ICW2 的值是 78H。CPU 在为中断源 IR3 服务时要查询中断向量, 查询的起始地址是 (D)
A、01E0H B、01E4H
C、01E8H D、01ECH

- 31、若 8259A 的端口地址是 70H 和 72H，则写入操作命令字 OCW1 的端口地址是 (B)
- A、70H 或 72H B、73H 或 72H
C、71H 或 73H D、不存在，题目有误
- 32、8086 在以下各种中断中，需要硬件提供中断类型号的只有 (A)
- A、INTR B、INT0 C、INT n D、NMI
- 33、8086 的以下各种中断中，通过指令代码获取中断类型号的只 (C)
- A、INTR B、除法溢出 C、INT n D、NMI
- 34、以下关于 8086/8088 中断处理的说法中，正确的是 (D)
- A、只有在响应 INTR 中断时，才会将 IF 设置为 0
B、只有在响应 NMI 中断时，才会将 IF 设置为 0
C、只有在响应硬件中断时，才会将 IF 设置为 0
D、在响应各种中断时，都会将 IF 设置为 0
- 35、8086 系统中，用 IRET 指令结束中断服务程序后，标志 IF 的值是 (C)
- A、肯定等于 1 B、肯定等于 0
C、不确定 D、按设置，可以是 1 或 0
- 36、执行 8086 的 IRET 中断返回指令后，将从堆栈中弹出 (C) 字节数据，存入相应的寄存器
- A、2 个 B、4 个 C、6 个 D、8 个
- 37、8086 的中断向量表中存放的是 (B)
- A、中断类型号 B、中断服务程序入口地址
C、断点地址 D、中断向量地址
- 38、8086 中断向量表的范围是 RAM 的地址是 (A)
- A、00000H~003FFH B、00000H~007FFH
C、00000H~00BFFH D、00000H~00FFFH
- 39、采用中断方式为外部设备服务的优点包括 (C)
- A、提供可靠的数据传输服务和简化硬件接口
B、提高 CPU 效率和提供可靠的数据传输服务
C、提高 CPU 效率和加强实时处理能力
D、加强实时处理能力和简化硬件接口
- 40、为了可以实现中断嵌套，在 8086 系统的中断服务程序中，需要写一条 (D)
- A、CLC 指令 B、STC 指令
C、CLI 指令 D、STI 指令
- 41、中断系统可以实现中断嵌套，其最主要的原因是 (C)
- A、通过堆栈保护断点 B、可以通过指令来开中断
C、具有中断优先级管理机制 D、使用硬件中断控制器
- 42、在 8086 系统中，一个中断类型号为 0DBH 的中断服务子程序位于从 8100H:1234H 开始的内存中，在中断向量表中相应的中断向量所在的起始物理地址为 (A)
- A、0036CH B、000DBH C、82234H D、01234H

43、在 8086 系统中，一个中断类型为 0DBH 的中断服务子程序位于从 8100H:1234H 开始的内存中，这个地址在中断类型表中连续 4 个存储单元存放的内容依次为 (C)

- A、81H、00H、12H、34H B、00H、81H、34H、12H
C、34H、12H、00H、81H D、12H、34H、81H、00H

44、4 片 8259A 构成的级联中断控制系统中，最多可以直接连接外部中断源的数目是 (D)

- A、4 个 B、32 个 C、28 个 D、29 个

45、对于 8086 软件中断，以下说法中正确的是 (D)

- A、所有软件中断的优先级都是相同的
B、所有软件中断的优先级都可以任意设置
C、优先级有差别，可以调整
D、优先级有差别，不可以调整

46、下列 (D) 符合 CPU 响应中断的过程

①开中断②保护现场③判断中断来源④执行中断服务程序⑤恢复现场⑥关中断

- A、1234567 B、263451 C、623451 D、632451

47、8086/8088 响应中断的优先级次序为 (A)

- A、软件中断——NMI 中断——INTR 端中断——单步中断
B、NMI 端中断——软件中断——INTR 中断——单步中断
C、软件中断——NMI 中断——单步中断——INTR 中断
D、软件中断——INTR 中断——NMI 中断——单步中断

48、8086/8088CPU 中以下中断源需要通过中断响应周期读取中断向量号的是 (C)

- A、除法错中断 B、单步中断 C、INTR 中断 D、NMI 中断

49、下列关于 8259A 可编程中断控制器的叙述，不正确的是 (A)

- A、多片 8259A 能够级联使用，最多可以扩展至 128 级优先权控制
B、8259A 具有辨认中断源的功能
C、8259A 具有向 CPU 提供中断向量的功能
D、8259A 具有将中断源按优先级排队的功能

50、8259A 特殊全嵌套方式要解决的主要问题是 (D)

- A、屏蔽所有中断 B、设置最低优先级
C、开放低级中断 D、响应同级中断

51、采用 4 片可编程中断控制器 8259A 级联工作，可以使 CPU 的可屏蔽中断扩大到 (A)

- A、29 级 B、64 级 C、32 级 D、16 级

52、当多片 8259A 级联使用时，对于从 8259A，级联信号 CAS2 ~ CSA0 是 (A)

- A、输入信号 B、输出信号
C、全部信号 D、中断信号

53、如果有多个中断同时发生，系统将根据中断优先级响应优先级最高的中断请求。若要调整中断事件的响应次序，可以利用..... (B)

- A、中断响应 B、中断屏蔽
C、中断向量 D、中断嵌套

54、有三片 8259 级联，从片分别接入主片的 IR2 和 IR5，则主 8259 的 ICW3 中的内容为 (D)；两片从片 8259 的 ICW3 的内容分别为 ()

- A、24H B、42H
C、00H, 01H D、02H, 05H

55、根据下面提供的某 8086 微机内存数据，则 INT IIH 中断服务程序的入口地址是...

(A)

0000:0040 B3 18 8A CC 4D F8 00 F0 41 F8 00 F0 C5 18 8A CC

0000:0050 39 E7 00 F0 A0 19 8A CC 2E E8 00 F0 D2 EF 00 F0

A、F000:F84D

B、A019:8ACC

C、CC8A:19A0

D、4DF8:00F0

56、对 8259A 进行初始化时，必须设置的两个初始化命令字是 (A)

A、ICW₁、ICW₂

B、ICW₁、ICW₄

C、ICW₂、ICW₄

D、ICW₂、ICW₃

57、若 8259A 的 ICW2 设置为 28H，则从 IR3 引入的中断请求的中断类型码是 (C)

A、2CH

B、2AH

C、2BH

D、2DH